

Offre d'emploi

La Haute école du paysage, d'ingénierie et d'architecture de Genève cherche pour son département des Technologies industrielles un-e :

Assistant-e HES en Microtechniques

Pour l'assistance à un projet de recherche financé par la FOWA et en collaboration avec les SIG et un partenaire privé, au sein de l'institut inSTI / laboratoire d'électronique.

Taux d'activité : 100 %

Une partie du temps (25 % du taux d'activité) est consacrée à l'approfondissement de la formation personnelle (formation post-grade ou conduite d'un projet de recherche personnel).

L'assistant-e HES est un diplômé récent et n'a pas ou que très peu d'expérience professionnelle.

Le mandat d'assistant-e HES est limité à 1 an, renouvelable au maximum deux fois (durée maximum 3 ans). Le présent projet est prévu pour une durée de 8 mois avec une prolongation possible de 4 à 5 mois (si un financement complémentaire est trouvé).

Activités

Dans le cadre du développement de sondes multi-paramètres permettant de suivre en temps réel l'évolution de la qualité de l'eau potable au travers de certains paramètres représentatifs. Le système de monitoring de l'eau potable sera autonome énergétiquement et communiquera via un réseau sans fil. Les données transmises seront récupérées et centralisées, permettant une visualisation des mesures et l'activation de seuils d'alarme.

Etude, développement et conception :

- des capteurs et de l'électronique analogique associée ;
- de l'antenne de communication ;
- de la récupération d'énergie et alimentation du système ;
- de l'acquisition et du traitement numérique ;
- de la mécanique de la sonde.

Profil

- Formation de niveau Bachelor ou Master Ingénieur-e en microtechniques HES ou équivalent ;
- Une bonne expérience pratique dans le domaine technique, notamment dans le design de cartes électronique ;
- Maîtrise des logiciels métier de l'ingénieur en microtechnique et électronique (en particulier CAO et outils de simulations) ;
- Bonnes notions en électronique analogique, numérique (programmation en C de microcontrôleur, langage VHDL pour FPGA) et de puissance ;
- Capacité à travailler de manière rigoureuse, autonome, avec sens pratique et sens des responsabilités ;
- Très bonnes qualités de rédaction.

Délai de candidature : 17 septembre 2014

Entrée en fonction : 1^{er} octobre 2014

La HES-SO Genève adopte une politique de recrutement en faveur de l'égalité des chances.

Les dossiers de candidature complets sont à adresser par courrier postal uniquement (les candidatures par e-mail ne seront pas traitées) :

Mme Catherine Trabichet, Haute école du paysage, d'ingénierie et d'architecture de Genève, rue de la Prairie 4, 1202 Genève

Merci de préciser l'intitulé du poste dans le dossier de candidature :

réf. : **RH_hepia_AS_TIN_MT_fowa_102014** (sans cette précision le dossier est renvoyé à l'expéditeur-trice).

Renseignements :

Les renseignements relatifs au cahier des charges peuvent être obtenus auprès de Monsieur Nicola Giandomenico (nicola.giandomenico@hesge.ch) : Tél. (+41) 22 546 26 39 et les conditions salariales peuvent être demandées auprès de Madame Valérie Martin tél : +41 22 546 24 89.